

是德科技

相控阵分析和波束赋形挑战

需求

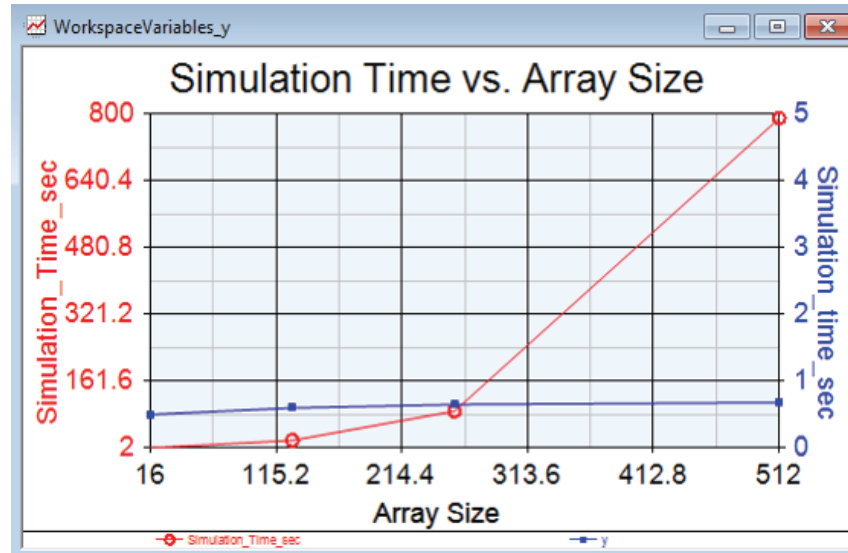
探索体系结构, 同时考虑非线性、射频失配、有限隔离和天线耦合。

解决方案

SystemVue 改进了算法, 使仿真时间几乎不受阵列规模的影响。

痛点

仿真时间随着阵列规模扩大而变得过长。



如欲了解更多信息, 请访问: www.keysight.com/find/eesof-systemvue-phased-array

需求

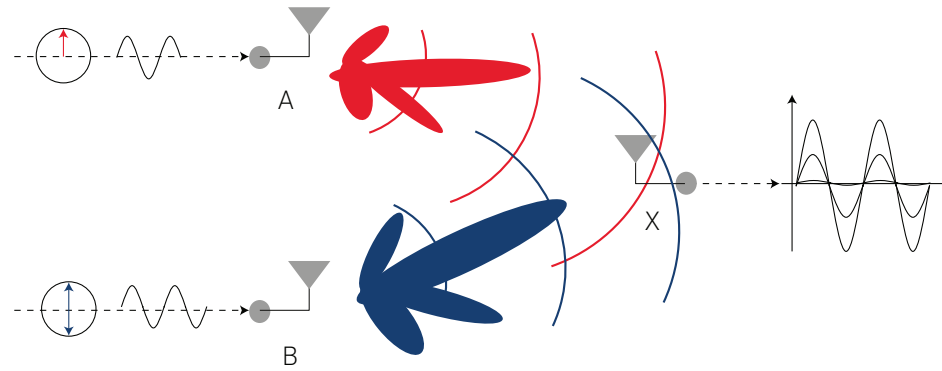
使用一个工具仿真包括数字信号处理和射频组件的整个系统。

解决方案

SystemVue 能够在—个环境中同时仿真数字信号处理和射频组件, 从而加速它们的设计。

痛点

直至验证阶段才发现风险, 导致又一次设计返工。



如欲了解更多信息, 请访问: www.keysight.com/find/eesof-systemvue-rf-architect

需求

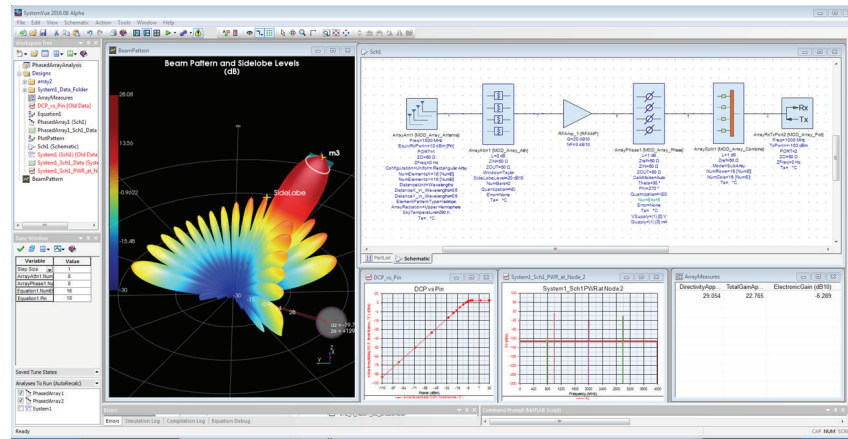
提高预测的准确度, 同时进行体系结构级仿真。

解决方案

SystemVue 支持高级别、低保真度模型, 让您快速开始体系结构设计。

痛点

无法在体系结构级仿真中使用根据测量结果建立的模型或电路级模型。



如欲了解更多信息, 请访问: www.keysight.com/find/eesof-systemvue-rf-architect

需求

同时综合仿真设计和硬件设计, 来验证系统级性能。

解决方案

SystemVue 支持用户通过仪器连通性和硬件在环功能无缝关联测量和仿真。

痛点

无法关联硬件测量和仿真结果, 因此验证能力非常有限, 直至所有设计都以硬件实现并集成才能进行完整验证。



免费试用

手册